





## 图目录

图 1. PECL 输出结构.....	1
图 2. PECL 输入结构.....	2
图 3. CML 输出结构.....	3
图 4. 直流耦合与交流耦合情况下，CML 输出波形.....	3
图 5. CML 输入电路配置.....	3
图 6. LVDS 输出结构.....	4
图 7. LVDS 输入结构.....	4
图 8. CML 到 CML 的连接.....	6
图 9. 戴维宁等效变换.....	6
图 10. PECL 与 PECL 之间的直流耦合.....	7
图 11. PECL 与 PECL 之间的交流耦合.....	7
图 12. LVDS 与 LVDS 的连接.....	8
图 13. LVPECL 与 CML 之间的交流耦合.....	8
图 14. LVPECL 与 CML 之间的电阻网络(MAX3875).....	9
图 15. LVPECL 与 CML 之间的直流耦合(MAX3875).....	9
图 16. CML 与 LVPECL 之间的交流耦合.....	10
图 17. LVPECL 与 LVDS 之间的直流耦合.....	10
图 18. LVPECL 与 LVDS 之间的交流耦合.....	11
图 19. LVDS 与 LVPECL 之间的直流耦合.....	12
图 20. LVDS 与 LVPECL 之间的交流耦合.....	13
图 21. CML 与 LVDS 之间的交流耦合.....	14
图 22. LVDS 与 CML 之间的交流耦合.....	14



























